

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ
Федеральное государственное бюджетное образовательное учреждение
высшего образования
«КУБАНСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ»
Физико-технический факультет



Т.А. Хагуров

«30» мая 2025 г.

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ
Б1.В.ДВ.02.01.03
МИКРОПРОЦЕССОРНАЯ ТЕХНИКА В ОПТИЧЕСКИХ
СИСТЕМАХ СВЯЗИ

(код и наименование дисциплины в соответствии с учебным планом)

Направление подготовки

11.03.02 Инфокоммуникационные технологии и системы связи

(код и наименование направления подготовки)

Направленность (профиль)

Оптические системы и сети связи

(наименование направленности (профиля))

Форма обучения заочная

(очная, очно-заочная, заочная)

Квалификация бакалавр

Краснодар 2025

Рабочая программа дисциплины “Б1.В.ДВ.02.01.03 Микропроцессорная техника в оптических системах связи” составлена в соответствии с федеральным государственным образовательным стандартом высшего образования (ФГОС ВО) по направлению подготовки “11.03.02 зфо Инфокоммуникационные технологии и системы связи”.

Программу составил:

Левченко Антон Сергеевич, доцент кафедры оптоэлектроники, к.ф.-м.н.



Рабочая программа дисциплины “Микропроцессорная техника в оптических системах связи” утверждена на заседании кафедры оптоэлектроники КубГУ протокол № 10 «22» апреля 2025 г.

И. о. заведующего кафедрой оптоэлектроники Векшин М.М. 

Утверждена на заседании учебно-методической комиссии физико-технического факультета КубГУ

протокол № 11 «29» апреля 2025 г.

Председатель УМК факультета Богатов Н.М.



Рецензенты:

Попов Юрий Борисович, доцент кафедры радиофизики и нанотехнологий КубГУ, к.т.н.

Гоменюк Александр Владимирович, директор центра эксплуатации Краснодарского филиала ПАО «Ростелеком» МРФ "ЮГ"

1 Цели и задачи изучения дисциплины (модуля)

1.1 Цель освоения дисциплины

Учебная дисциплина «Микропроцессорная техника в оптических системах связи» ставит своей целью изучение архитектуры сетевых устройств обработки транспортных потоков в сетях провайдера связи, влияния использования различных вариантов реализации коммутации, сетевых процессоров, ASIC, FPGA, NP, CPU, конвейеров на возможности телекоммуникационного оборудования, в том числе возможностей для реализации задач сетевой конвергенции; а так же применять современные теоретические и экспериментальные методы с целью создания новых перспективных средств инфокоммуникаций.

1.2 Задачи дисциплины

Как только сетевой инженер смещает свой фокус со стандартизированных протоколов в область обработки пакетов, он падает в пропасть бесконечных компромиссов, где нет универсальных ответов, нет RFC, нет исчерпывающих мануалов. И чем глубже он падает, тем страшнее становится разнообразие деталей и нюансов. Как результат в современных задачах сетевой конвергенции не достаточно знать отраслевые стандарты – важно при этом ещё понимать, как будет функционировать внедряемый узел как в штатной, так и в нештатной ситуации и насколько эффективно, возможно ли будет при этом что-то исправить, а самое главное – кто и как это сможет сделать, и сколько для этого потребуется времени. Поэтому, основной задачей дисциплины является в формировании у студентов понимания внутреннего функционирования современных сетевых устройств, и как следствие: способности применять современные теоретические, экспериментальные методы исследования с целью создания новых перспективных средств инфокоммуникаций и планированию модернизации сетевых устройств.

1.3 Место дисциплины (модуля) в структуре образовательной программы

Дисциплина «Микропроцессорная техника в оптических системах связи» относится к формируемой участниками образовательных отношений части Блока 1 "Дисциплины (модули) по выбору" учебного плана. В соответствии с рабочим учебным планом дисциплина изучается на 4-м курсе по очной форме обучения. Вид промежуточной аттестации: в восьмом семестре – зачет.

Материал дисциплины весьма объёмен, и сложен в понимании, поэтому для его освоения необходимо успешное усвоение сопутствующих дисциплин: «Математический анализ», «Дискретная математика», «Теория электрических цепей», «Схемотехника телекоммуникационных систем», «Электропитание устройств и систем телекоммуникаций», «Оптические цифровые телекоммуникационные системы», «Цифровая электроника», «Электроника».

1.4 Перечень планируемых результатов обучения по дисциплине (модулю), соотнесенных с планируемыми результатами освоения образовательной программы

Изучение данной учебной дисциплины направлено на формирование у обучающихся общепрофессиональных компетенций: ПК-1, ПК-2

№ п.п.	Код и наименование индикатора достижения компетенции	Результаты обучения по дисциплине		
		знать	уметь	владеть
1.	ПК-1 Способен применять современные теоретические и экспериментальные методы исследования с целью создания новых перспективных средств инфокоммуникаций, использованию и	Перспективные технологии для реализации задач сетевой конвергенции.	Использовать нормативную документацию в области инфокоммуникационных технологий.	Навыками анализа характеристик телекоммуникационного оборудования для планирования развития сети при внедрении новых технологий связи.

№ п.п.	Код и наименование индикатора достижения компетенции	Результаты обучения по дисциплине		
		знать	уметь	владеть
	внедрению результатов исследований 06.018 D/03.7			
2.	ПК-2 Способен к сбору исходных данных и планированию модернизации сетевых устройств и программного обеспечения инфокоммуникационных систем 06.018 D/01.7, D/02.7 06.027 E/04.6	Основу микропроцессорных технологий используемых в оборудовании сетей связи. Основные параметры оборудования связи для анализа исходных данных развития и оптимизации сети связи. Принципы функционирования сетевых аппаратных средств. Архитектуру сетевых аппаратных средств. Принципы работы сетевых элементов. Протоколы взаимодействия открытых систем.	Анализировать возможности новых средств связи. Осуществлять поиск, анализировать и оценивать информацию, необходимую для эффективного выполнения задачи. Пользоваться нормативно-технической документацией в области инфокоммуникационных технологий. Отслеживать развитие инфокоммуникационных технологий.	Навыками выбора технологий для обеспечения представления услуг связи в соответствии с потребительским спросом. навыками прогнозирования сроков модернизации сетевых устройств.

Результаты обучения по дисциплине достигаются в рамках осуществления всех видов контактной и самостоятельной работы обучающихся в соответствии с утвержденным учебным планом.

Индикаторы достижения компетенций считаются сформированными при достижении соответствующих им результатов обучения.

2. Структура и содержание дисциплины

2.1 Распределение трудоёмкости дисциплины по видам работ

Общая трудоёмкость дисциплины составляет 3 зач.ед. (108 часов), их распределение по видам работ представлено в таблице (для студентов ЗФО).

Вид работ	Всего часов	Сессии на 4-м курсе (часы)	
		зимняя	летняя
Контактная работа, в том числе:			
Аудиторные занятия (всего):			
занятия лекционного типа	4	4	
практические занятия	4	4	
лабораторные занятия	4		4
Иная контактная работа:			
Контроль самостоятельной работы (КСР)			
Промежуточная аттестация (ИКР)	0,2		0,2
Самостоятельная работа, в том числе:			
Самостоятельное изучение разделов, самоподготовка (проработка и повторение лекционного материала и	92	28	64

материала учебников и учебных пособий, подготовка к лабораторным занятиям)				
Контроль:		3,8		3,8
зачет				
Общая трудоемкость	час.	108	36	72
	в том числе контактная работа	12,2	8	4,2
	зач. ед	3	1	2

Контактная работа при проведении учебных занятий по дисциплине «микропроцессорная техника в оптических системах связи» включает в себя: занятия лекционного типа, практические занятия, лабораторные работы, групповые консультации (так же и внеаудиторные, через электронную среду MS_Teams). Промежуточная аттестация в тестовой и устной формах.

2.2 Содержание дисциплины

Распределение видов учебной работы и их трудоемкости по разделам дисциплины.

Разделы (темы) дисциплины (заочная форма):

№	Наименование разделов (тем)	Количество часов				
		Всего	Аудиторная работа			Внеаудиторная работа СРС
			Л	ПЗ	ЛР	
1.	Архитектура сетевых устройств	32	2		2	28
2.	Микроконтроллеры для мобильных приложений	64	2	2	2	58
3.	Предельные возможности роутеров Juniper серии MX	8		2		6
	<i>ИТОГО по разделам дисциплины</i>	104	4	4	4	92
	Зачёт	0,2				
	Контроль	3,8				
	Общая трудоемкость по дисциплине	108				

Примечание: Л – лекции, ПЗ – практические занятия / семинары, ЛР – лабораторные занятия, СРС – самостоятельная работа студента

2.3 Содержание разделов (тем) дисциплины

2.3.1 Занятия лекционного типа

№	Наименование раздела (темы)	Содержание раздела (темы)	Форма текущего контроля
1.	Архитектура сетевых устройств	Типы чипов. Компромиссы: скорость, функциональность, гибкость, цена. CPU, ASIC, FPGA, NP, Programmable ASIC. Чипы для датацентровых коммутаторов. Архитектура ASIC: Физическое устройство, SerDes, PHY, Silicon Photonics, Packaging и Advanced Packaging. Логическое устройство: Pre-Ingress processing, Parser, Ingress Match-Action, Traffic Manager + MMU, Egress Match-Action, Deparser, Pipeline, Programmable Pipeline. Архитектура памяти: Crossbar, Shared Buffers, Dedicated + Shared buffers, Headroom buffers, Admission Control, Combined Input and Output queuing, Virtual Output Queueing. Программирование FPGA на основе GNU Lite версии Quartus. Введение в Verilog/SystemVerilog. Синхронный дизайн. Создание простых тестбенчей. Описание FSM, массивов и структур в SystemVerilog. Память: создание с помощью Verilog.	ЛР
2.	Микроконтроллеры для мобильных приложений	Применение микроконтроллеров на основе ARM процессоров в современной распределённой сети сбора данных с датчиков. Методы передачи данных по стандартным интерфейсам.	ЛР

Защита лабораторной работы (ЛР), коллоквиум (К), тестирование (Т), выполнение практических заданий на практических занятиях (ПЗ).

2.3.2 Практические занятия.

№	Наименование раздела	Тематика практических занятий	Форма текущего контроля
1	2	3	
1.	Микроконтроллеры для мобильных приложений	Подробный разбор возможностей, интерфейсов и схемотехнических решений в плате разработчика аппаратно-программного комплекса. Определение необходимых сведений в datasheet и алгоритм расположения информации. Компоненты 1986BE91T, 1892BM14Я, на базе ядра Cortex, с встроенным Ethernet интерфейсом. Соотношение с STM32F407TG. Подключение микроконтроллера через Ethernet интерфейс к Internet сети (разбор схемы и программы управления через UDP и TCP устройств при помощи микроконтроллеров)	ЛР
2.	Предельные возможности роутеров Juniper серии MX	Определение структуры взаимодействия интерфейсных, программных и микросхемных компонентов, на примере серии MX. Определение понятия и взаимосвязи таких компонентов, как FPC/DPC/MPC, MIC/ PIC, RE/SCB, Control и Data Plane. Расчет пропускной способности Трио чипсетов фирмы Juniper при различном типе и формате нагрузки.	Проверка усвоения материала по активности студента во время занятия.

2.3.3 Лабораторные занятия.

№	Наименование раздела	Наименование лабораторных работ	Форма текущего контроля
1	2	3	4
1.	Архитектура сетевых устройств	Принципы программирования ПЛИС в Quartus II	технический отчёт по лабораторным работам
2.		Конечные автоматы и отказоустойчивость систем на ПЛИС	технический отчёт по лабораторным работам
3.	Микроконтроллеры для мобильных приложений	Принципы программирования микроконтроллера STM32f407VGT6 в среде Keil uVision	технический отчёт по лабораторным работам
4.		Исследование системного таймера и аспектов системы прерываний микроконтроллера	технический отчёт по лабораторным работам
5.		Приём и передача по средством UART	технический отчёт по лабораторным работам
6.		Изучение высокоскоростной оцифровки потокового аналогового сигнала	технический отчёт по лабораторным работам
7.		Модуль цифро-аналогового преобразователя. Прямой доступ в память.	технический отчёт по лабораторным работам
8.		Передача данных микроконтроллером STM32F4 через Ethernet интерфейс	технический отчёт по лабораторным работам

9.	Разработка программы передачи данных по CAN интерфейсу	технический отчёт по лабораторным работам
----	--	---

При изучении дисциплины применяются некоторые аспекты модели «перевернутого обучения» в режиме дискуссионно-ориентированного перевернутого класса или виртуального перевернутого класса: дистанционные образовательные технологии (электронное обучение) в форме смешанного обучения, основанного на сочетании очного обучения и обучения компьютерными средствами, включающими аспекты в формате дистанционного обучения в соответствии с ФГОС ВО. В условиях развития электронной информационно-образовательной среды вуза в качестве управления обучением выбрана платформа Moodle, однако, совместно с ней для создания и публикации контента и учебных объектов используются: служба видео трансляции Microsoft Stream и инструмент для коммуникации и обратной связи Microsoft Teams.

2.3.4 Примерная тематика курсовых работ (проектов)

Согласно учебному плану курсовые работы (проекты) по данной дисциплине не предусмотрены.

2.4 Перечень учебно-методического обеспечения для самостоятельной работы обучающихся по дисциплине (модулю)

№	Вид СРС	Перечень учебно-методического обеспечения дисциплины по выполнению самостоятельной работы
1	Проработка учебного (теоретического материала), подготовка к текущей и промежуточной аттестации (зачёту, тестам и вопросам)	1. Огородников, И. Н. Микропроцессорная техника: введение в Cortex-M3 : учебное пособие для вузов / Москва : Издательство Юрайт, 2021. — 116 с.. 2. Описание архитектуры устройства аппаратуры связи на профессиональных сайтах производителей, указанных в разделе «профессиональные базы данных» и «ресурсы свободного доступа». 3. Видео объяснения аспектов работы сетевых устройств в форме практико-ориентированной лекции размещаемой преподавателем на Microsoft Stream в режиме доступа. 4. Методические указания по организации самостоятельной работы студентов, утвержденные кафедрой оптоэлектроники, протокол № 6 от «01» марта 2017г.
2	Подготовка к выполнению лабораторных работ. Оформление технического отчёта по лабораторным работам.	1. Методические указания по организации самостоятельной работы студентов, утвержденные кафедрой оптоэлектроники, протокол № 6 от «01» марта 2017г. 2. Методические рекомендации, описания и задания к проведению лабораторных работ Микропроцессорная техника в системах связи : лабораторный практикум / А. С. Левченко, К. С. Коротков, Н. А. Яковенко, А. А. Бабенко; КубГУ. - Краснодар, 2018. - 194 с.

Учебно-методические материалы для самостоятельной работы обучающихся из числа инвалидов и лиц с ограниченными возможностями здоровья (ОВЗ) предоставляются в формах, адаптированных к ограничениям их здоровья и восприятия информации:

Для лиц с нарушениями зрения:

- в печатной форме увеличенным шрифтом,
- в форме электронного документа,

Для лиц с нарушениями слуха:

- в печатной форме,
- в форме электронного документа.

Для лиц с нарушениями опорно-двигательного аппарата:

- в печатной форме,

- в форме электронного документа,
- в форме аудиофайла.

Данный перечень может быть конкретизирован в зависимости от контингента обучающихся.

3. Образовательные технологии, применяемые при освоении дисциплины (модуля)

При изучении дисциплины проводятся следующие виды учебных занятий и работ: лекции, практические занятия, домашние задания, тестирование, защита лабораторных работ, консультации с преподавателем, самостоятельная работа студентов (изучение теоретического материала, подготовка к практическим занятиям, подготовка к лабораторным занятиям, выполнение домашних заданий, подготовка к тестированию, зачету и экзамену).

Для проведения лекционных занятий используются мультимедийные средства воспроизведения активного содержимого (занятия в интерактивной форме), позволяющего студенту воспринимать особенности изучаемой дисциплины, играющие решающую роль в понимании и восприятии, а так же в формировании профессиональных компетенций. Студенту в режиме самостоятельной работы рекомендуется изучение видеоматериала доп. лекций по изучаемым вопросам доступные им в Moodle, материалы формируются преподавателем и обновляются ежегодно.

При проведении лабораторных работ подгруппа разбивается на команды по 2-3 человека. Каждой команде выдаётся задание на выполнение лабораторной работы. Студенты самостоятельно распределяют обязанности и приступают к выполнению задания, взаимодействуя между собой. Преподаватель контролирует ход выполнения работы каждой группой, которая выкладывает промежуточные результаты в Moodle. Уточняя ход работы, если студенты что-то выполняют не правильно, преподаватель помогает им преодолеть сложные моменты и проверяет достоверность полученных результатов. Команды отвечают на теоретические контрольные и дополнительные вопросы и защищают лабораторную работу.

По изучаемой дисциплине студентам предоставляется возможность пользоваться учебно-методическими материалами и рекомендациями размещенными в электронной информационно-образовательной среде Модульного Динамического Обучения КубГУ.

Таким образом, **основными образовательными технологиями, используемыми в учебном процессе являются:** интерактивная лекция с мультимедийной системой и активным вовлечением студентов в учебный процесс; обсуждение сложных и дискуссионных вопросов и проблем и с последующим разбором этих вопросов на практических занятиях; лабораторные занятия – работа студентов в малых группах в режимах взаимодействия «преподаватель – студент», «студент – преподаватель», «студент – студент». При проведении практических и лабораторных учебных занятий предусмотрено развитие у обучающихся навыков командной работы, межличностной коммуникации, принятия решений и лидерских качеств.

Для лиц с ограниченными возможностями здоровья предусмотрена организация консультаций с использованием электронной почты или Microsoft Teams.

При изучении дисциплины могут применяться некоторые аспекты модели «перевёрнутого обучения» в режиме дискуссионно-ориентированного перевёрнутого класса или виртуального перевёрнутого класса: дистанционные образовательные технологии (электронное обучение) в форме смешанного обучения, основанного на сочетании очного обучения и обучения компьютерными средствами, включающими некоторые аспекты в формате дистанционного обучения в соответствии с ФГОС ВО. В условиях развития электронной информационно-образовательной среды вуза в качестве управления обучением выбрана платформа Moodle, однако, совместно с ней для создания и публикации контента и учебных объектов используются: служба видео трансляции

Microsoft Stream и инструмент для коммуникации и обратной связи Microsoft Teams.

4. Оценочные средства для текущего контроля успеваемости и промежуточной аттестации

Оценочные средства предназначены для контроля и оценки образовательных достижений обучающихся, освоивших программу учебной дисциплины «Микропроцессорная техника в оптических системах связи».

Оценочные средства включает контрольные материалы для проведения **текущего контроля** в форме лабораторных заданий и вопросов к ним **промежуточной аттестации** в форме тестовых заданий на зачет.

Структура оценочных средств для текущей и промежуточной аттестации

№ п/п	Код и наименование индикатора (в соответствии с п. 1.4)	Результаты обучения (в соответствии с п. 1.4)	Наименование оценочного средства	
			Текущий контроль	Промежуточная аттестация
1	ПК-1 Способен применять современные теоретические и экспериментальные методы исследования с целью создания новых перспективных средств инфокоммуникаций, использованию и внедрению результатов исследований	Знать перспективные технологии для реализации задач сетевой конвергенции.		Тестовое зачетное задание.
		Уметь использовать нормативную документацию в области инфокоммуникационных технологий.	Лабораторные работы	Практические зачетные задания.
		Владеть навыками анализа характеристик телекоммуникационного оборудования для планирования развития сети при внедрении новых технологий связи.	Лабораторные работы	Тестовое зачетное задание.
2	ПК-2 Способен к сбору исходных данных и планированию модернизации сетевых устройств и программного обеспечения инфокоммуникационных систем	Знать основу микропроцессорных технологий используемых в оборудовании сетей связи.	Лабораторные работы	Практические зачетные задания.
		Знать основные параметры оборудования связи для анализа исходных данных развития и оптимизации сети связи.		Тестовое зачетное задание
		Уметь анализировать возможности новых средств связи.	Лабораторные работы	Практические зачетные задания.
		Уметь осуществлять поиск, анализировать и оценивать информацию, необходимую для эффективного выполнения задачи.	Лабораторные работы	Практические зачетные задания.

	Владеть навыками выбора технологий для обеспечения представления услуг связи в соответствии с потребительским спросом.	Лабораторные работы	Тестовое зачетное задание.
	Знает принципы функционирования сетевых аппаратных средств.	Лабораторные работы	Тестовое зачетное задание.
	Знает архитектуру сетевых аппаратных средств.	Лабораторные работы	Тестовое зачетное задание.
	Знает принципы работы сетевых элементов.	Лабораторные работы	Тестовое зачетное задание.
	Знает протоколы взаимодействия открытых систем.	Лабораторные работы	Тестовое зачетное задание.
	Умеет пользоваться нормативно-технической документацией в области инфокоммуникационных технологий.	Лабораторные работы	Тестовое зачетное задание.
	Умеет отслеживать развитие инфокоммуникационных технологий.		Тестовое зачетное задание.
	Владеет навыками прогнозирования сроков модернизации сетевых устройств.		Тестовое зачетное задание.

Типовые контрольные задания или иные материалы, необходимые для оценки знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы формирования компетенций в процессе освоения образовательной программы
Примерный перечень вопросов и заданий

Вопросы и задания по лабораторным работам для текущей аттестации указаны в методичке: Микропроцессорная техника в системах связи : лабораторный практикум / А. С. Левченко, К. С. Коротков, Н. А. Яковенко, А. А. Бабенко; КубГУ. - Краснодар, 2018. - 194 с.

Зачетно-экзаменационные материалы для промежуточной аттестации (зачет)

Примеры вопросов задания теста для промежуточной аттестации

В роутер MX480 фирмы Juniper вставлены две SCB и две MPC-3D-16XGE-SFPP. Каково количество Plane (плэйнов) в этом случае?

В роутер MX960 фирмы Juniper вставлены две SCB и шесть MPC-3D-16XGE-SFPP. Каково количество Plane (плэйнов) в этом случае?

В роутер MX960 фирмы Juniper вставлены три SCB и шесть MPC-3D-16XGE-SFPP. Каково количество Plane (плэйнов) в этом случае?

Trio-чипсет роутера Juniper MX80 имеет скорость обработки 55 млн. пакетов в секунду, а пропускную способность 70 Гбит/с. Определить какова пропускная способность выраженная в Гбит/с роутера, если через него будут гипотетически проходить только 96-байтовые пакеты?

Trio-чипсет роутера Juniper MX80 имеет скорость обработки 55 млн. пакетов в секунду, а пропускную способность 70 Гбит/с. Определить какова пропускная способность выраженная в Гбит/с роутера, если через него будут гипотетически проходить только 64-байтовые пакеты?

Trio-чипсет роутера Juniper MX80 имеет скорость обработки 55 млн. пакетов в секунду, а пропускную способность 70 Гбит/с. Определить какова пропускная способность выраженная в Гбит/с роутера, если через него будут гипотетически проходить только 128-байтовые пакеты?

Trio-чипсеты в MPC-3D-16XGE-SFPP роутера MX480 фирмы Juniper имеют скорость обработки 55 млн. пакетов в секунду, а пропускную способность 70 Гбит/с. В роутере используют две MPC-3D-16XGE-SFPP и задействованы все интерфейсы. Определить какова пропускная способность выраженная в Гбит/с роутера, если через него будут гипотетически проходить только 96-байтовые пакеты? (При расчёте учесть, что трафик распределён по интерфейсам равномерно).

В программе для микроконтроллера STM32F4 кто-то пытался генерировать сигнал. Для чего использовал связь DMA и DAC (первый модуль ЦАП), а также один из системных таймеров (TIM2 подключенный к шине APB1). Данные в DAC циклически пересылаются из адресного буфера: т.е. циклически меняем адрес данных в буфере, увеличивая его на единицу каждый раз при успешной передаче из DMA в DAC по срабатыванию системного таймера. Исходным источником тактирования для контроллера выступает внешний кварцевый резонатор на 8 МГц. Известно, что конфигурация делителей: $M = 4$, $N = 400$, $P = 8$, пред делитель матрицы высокоскоростных шин равен двум, а пред делитель шины APB1 равен четырём. Чему равна частота системного тактирования PLLCLK?

В программе для микроконтроллера STM32F4 кто-то пытался генерировать сигнал. Для чего использовал связь DMA и DAC (первый модуль ЦАП), а также один из системных таймеров (TIM2 подключенный к шине APB1). Данные в DAC циклически пересылаются из адресного буфера: т.е. циклически меняем адрес данных в буфере, увеличивая его на единицу каждый раз при успешной передаче из DMA в DAC по срабатыванию системного таймера. Исходным источником тактирования для контроллера выступает внешний кварцевый резонатор на 8 МГц. Известно, что конфигурация делителей: $M = 8$, $N = 360$, $P = 2$, пред делитель матрицы высокоскоростных шин равен единицы, а пред делитель шины APB1 равен четырём. Чему равна частота системного тактирования PLLCLK?

Вы собираетесь при помощи цифроаналогового преобразователя в микроконтроллере STM32F4 генерировать треугольный сигнал с амплитудой 0,7 Вольта и частотой 8кГц на выводной ножке PA4. Для чего используете связь DMA и DAC (первый модуль ЦАП), а также один из системных таймеров. Данные в DAC циклически пересылаются из 32-х адресного буфера: т.е. циклически меняем адрес данных в буфере, увеличивая его на единицу каждый раз при успешной передаче из DMA в DAC по срабатыванию системного таймера. Микроконтроллер тактируется от внешнего кварца 8кГц. Каким должны быть выставлены коэффициенты делителей и множителей в STM32F4: N, M, Q, P, APB1, AHB, а так же значение пред делителя и периода срабатывания системного таймера? При этом,

необходимо обязательно учесть рекомендацию, относительно частоты сигнала поступающего на вход VCO после делителя M (должна лежать в пределах 1-2 МГц).

Вы собираетесь при помощи цифроаналогового преобразователя в микроконтроллере STM32F4 генерировать пилообразный сигнал с положительным наклоном и амплитудой 1 Вольт и частотой 37кГц на выводной ножке PA4. Для чего используете связь DMA и DAC (первый модуль ЦАП), а также один из системных таймеров. Данные в DAC циклически пересылаются из 16-ти адресного буфера: т.е. циклически меняем адрес данных в буфере, увеличивая его на единицу каждый раз при успешной передаче из DMA в DAC по срабатыванию системного таймера. Микроконтроллер тактируется от внешнего кварца 8кГц. Каким должны быть выставлены коэффициенты делителей и множителей в STM32F4: N, M, Q, P, APB1, APB2, а так же значение пред делителя и периода срабатывания системного таймера? При этом, необходимо обязательно учесть рекомендацию, относительно частоты сигнала поступающего на вход VCO после делителя M (должна лежать в пределах 1-2 МГц).

Вы собираетесь при помощи цифроаналогового преобразователя в микроконтроллере STM32F4 генерировать гармонический сигнал с положительным наклоном и амплитудой 1 Вольт и частотой 48кГц на выводной ножке PA4. Для чего используете связь DMA и DAC (первый модуль ЦАП), а также один из системных таймеров. Данные в DAC циклически пересылаются из 16-ти адресного буфера: т.е. циклически меняем адрес данных в буфере, увеличивая его на единицу каждый раз при успешной передаче из DMA в DAC по срабатыванию системного таймера. Микроконтроллер тактируется от внешнего кварца 8кГц. Какие значения должен содержать буфер, если опорное значение напряжения ЦАП равно 3.3 Вольта.

При отладке программы по передачи данных в сеть Ethernet Вы получили следующую последовательность передаваемых бит на своё устройство. Определите IP адрес источника полученного фрейма. Ответ запишите в десятичной системе счисления октетное разделение указывать точкой.

```
6.809  =  ?? ?? ?? ?? ?? ?? ?? ??
6.809  =  80 66 32 54 10 45 31 30
6.810  =  ?? ?? ?? ?? ?? ?? ?? ??
6.810  =  9C 23 28 F0 4C 08 00 45
6.812  =  ?? ?? ?? ?? ?? ?? ?? ??
6.812  =  00 00 3C 1E 4D 00 00 80
6.814  =  ?? ?? ?? ?? ?? ?? ?? ??
6.814  =  01 00 00 C0 A8 01 05 C0
6.816  =  ?? ?? ?? ?? ?? ?? ?? ??
6.816  =  A8 01 19 08 00 47 34 01
6.818  =  ?? ?? ?? ?? ?? ?? ?? ??
6.818  =  00 05 28 61 62 63 64 65
6.819  =  ?? ?? ?? ?? ?? ?? ?? ??
6.819  =  66 67 68 69 6A 6B 6C 6D
6.821  =  ?? ?? ?? ?? ?? ?? ?? ??
6.821  =  6E 6F 70 71 72 73 74 75
6.823  =  ?? ?? ?? ?? ?? ?? ?? ??
6.823  =  76 77 61 62 63 64 65 66
6.824  =  ?? ?? ??
6.824  =  67 68 69
```

Выберите правильное описание относительно понятия ASIC:

а. это интегральная схема, настроенная для конкретного использования, а не для задач общего назначения; большинство вычислительных узлов может работать параллельно.

b. представляет собой интегральную схему, разработанную для конфигурации заказчиком или разработчиком после изготовления с возможностью выполнения различных задач; большинство вычислительных узлов может работать параллельно.

c. транзисторами реализуются базовые строительные блоки – регистры, память, LUTы. Из которых потом можно создавать нужные функциональные блоки.

d. это класс специализированных интегральных схем, используемых для аппаратного ускорения работы алгоритмов искусственных нейронных сетей

Так же в тесте присутствуют вопросы по типу предыдущего на понимание следующих понятий и определений в виде вопросов с выбором из 3-4 возможных ответов: CPU, ASIC, FPGA, NP, SerDes, PHY, Silicon Photonics, Packaging и Advanced Packaging. Pre-Ingress processing, Parser, Ingress Match-Action, Traffic Manager + MMU, Egress Match-Action, Deparser, Pipeline, Programmable Pipeline, Crossbar, Shared Buffers, Dedicated + Shared buffers, Headroom buffers, Admission Control, Combined Input and Output queuing, Virtual Output Queueing. Shallow vs Deep buffers. Hybrid Buffering. PFE, LU, XL, MQ или XM Chips

Критерии оценивания результатов обучения

Критерии оценивания по зачету:

Тестовые задания состоит из 25-30 вопросов по тематическим разделам рабочей программы учебной дисциплины. В 40% всех вопросов каждого теста предполагается выбор одного из 3-4-х возможных ответов. В 60% вопросах необходимо написать правильный ответ самостоятельно.

Система оценок выполнения контрольного зачетного тестирования:

- «отлично» – количество правильных ответов от 90% до 100%;
- «хорошо» – количество правильных ответов от 75% до 90%;
- «удовлетворительно» – количество правильных ответов от 60% до 75%.
- «не удовлетворительно» – количество правильных ответов менее 59%.

«Зачтено» выставляется обучающимся получившему по зачетному тесту оценки «отлично», «хорошо» или «удовлетворительно» - допустившим погрешности в ответе на зачете и при выполнении практических заданий выносимых на зачет, но обладающим необходимыми знаниями и умениями для их устранения при корректировке со стороны преподавателя.

«Не зачтено» выставляется обучающемуся получившему по зачетному тесту оценку «не удовлетворительно» – т.е. обнаружившему существенные пробелы в знаниях основного программного материала по дисциплине, допустившему принципиальные ошибки в выполнении предусмотренных программой практических заданий (отсутствие знаний значительной части программного материала; непонимание основного содержания теоретического материала; неумение применять теоретические знания при решении практических задач; допустившему принципиальные ошибки.

Оценочные средства для инвалидов и лиц с ограниченными возможностями здоровья выбираются с учетом их индивидуальных психофизических особенностей.

– при необходимости инвалидам и лицам с ограниченными возможностями здоровья предоставляется дополнительное время для подготовки ответа на экзамене;

– при проведении процедуры оценивания результатов обучения инвалидов и лиц с ограниченными возможностями здоровья предусматривается использование технических средств, необходимых им в связи с их индивидуальными особенностями;

– при необходимости для обучающихся с ограниченными возможностями здоровья и инвалидов процедура оценивания результатов обучения по дисциплине может проводиться в несколько этапов.

Процедура оценивания результатов обучения инвалидов и лиц с ограниченными возможностями здоровья по дисциплине (модулю) предусматривает предоставление информации в формах, адаптированных к ограничениям их здоровья и восприятия информации:

Для лиц с нарушениями зрения:

- в печатной форме увеличенным шрифтом,
- в форме электронного документа.

Для лиц с нарушениями слуха:

- в печатной форме,
- в форме электронного документа.

Для лиц с нарушениями опорно-двигательного аппарата:

- в печатной форме,
- в форме электронного документа.

Данный перечень может быть конкретизирован в зависимости от контингента обучающихся.

5. Перечень учебной литературы, информационных ресурсов и технологий

5.1. Учебная литература

1. Огородников, И.Н. Микропроцессорная техника: введение в Cortex-M3 : учебное пособие для вузов / Москва : Издательство Юрайт, 2021. — 116 с. — (Высшее образование). – Текст: электронный // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/472192>

2. Микропроцессорная техника в системах связи: лабораторный практикум / А.С. Левченко, К. С. Коротков, Н. А. Яковенко, А. А. Бабенко; КубГУ.- Краснодар, 2018. - 194с.

3. Калачев, А.В. Многоядерные процессоры : учебное пособие / А.В. Калачев. - Москва : Интернет-Университет Информационных Технологий, 2011. - 248 с. - [Электронный ресурс] - URL: <http://biblioclub.ru/index.php?page=book&id=233103>

5.2. Интернет-ресурсы, в том числе современные профессиональные базы данных и информационные справочные системы

Электронно-библиотечные системы (ЭБС):

1. ЭБС «ЮРАЙТ» <https://urait.ru/>
2. ЭБС «ЛАНЬ» <https://e.lanbook.com>

Ресурсы свободного доступа:

1. Verilog HDL на ПЛИС <https://www.youtube.com/c/Jack0v/videos>
2. Прототипирование ASIC на FPGA <https://habr.com/ru/post/387653/>
3. Anatomy of Internet Routers
https://www.cisco.com/c/dam/global/hr_hr/assets/ciscoconnect/2013/pdfs/Anatomy_of_Core_Network_Elements_Josef_Ungerman.pdf
4. Cisco Nexus 3000 Switch Architecture <https://people.ucsc.edu/~warner/Bufs/BRKDCN-3734.pdf>
5. Juniper Hardware Architecture <https://habr.com/ru/post/307696/>
6. Как сделать коммутатор? <https://linkmeup.ru/blog/882/>
7. Сети для самых маленьких. Часть четырнадцатая. Путь пакета
<https://linkmeup.ru/blog/1235/>
8. Packet Pushers. Understanding ASICs For Network Engineers (Pete Lumbis)
<https://www.youtube.com/watch?v=Ti3t9OAZL3g>

9. Broadcom Ships Jericho2 <https://people.ucsc.edu/~warner/BuFs/CSG-DNX-Switching-J2%20Feb%2016%202018.pdf>
10. Broadcom Launches Another Tomahawk Into The Datacenter <https://www.nextplatform.com/2019/12/12/broadcom-launches-another-tomahawk-into-the-datacenter/>
11. Design Principles for Packet Parsers. <http://klamath.stanford.edu/~nickm/papers/anCS48-gibb.pdf>
12. Fast Programmable Match-Action Processing in Hardware for SDN <https://courses.cs.duke.edu/fall19/compsci514/papers/rmt-sigcomm2013.pdf>
13. Packet Buffers. Отсюда по ссылкам разворачиваются разнообразные материалы очень глубоко <https://people.ucsc.edu/~warner/buffer.html>
14. An Update on Router Buffering https://people.ucsc.edu/~warner/BuFs/Buffering-WP_August_2017.pdf
15. Understanding CoS Flow Control (Ethernet PAUSE and PFC) <https://www.juniper.net/documentation/us/en/software/junos/traffic-mgmt-qfx/topics/concept/cos-qfx-series-congestion-notification-understanding.html#jd0e554>
16. Quality of Service. Headroom buffers <https://github.com/Mellanox/mlxsw/wiki/Quality-of-Service>
17. Strategies of packet buffering inside Routers https://archive.nanog.org/sites/default/files/wednesday_tutorial_szarecki_packet-buffering.pdf
18. Understanding CoS Virtual Output Queues (VOQs) on QFX10000 Switches <https://www.juniper.net/documentation/us/en/software/junos/traffic-mgmt-qfx/topics/concept/cos-qfx-series-voq-understanding.html>
19. Understanding Microburst <https://support.huawei.com/enterprise/en/doc/EDOC1100086962>
20. Где сохранить пакет? Чипы и буферы <file:///C:/Users/Slider/Downloads/2%D0%93%D0%B4%D0%B5%20%D1%81%D0%BE%D1%85%D1%80%D0%B0%D0%BD%D0%B8%D1%82%D1%8C%20%D0%BF%D0%B0%D0%BA%D0%B5%D1%82%20%D0%A7%D0%B8%D0%BF%D1%8B%20%D0%B8%20%D0%B1%D1%83%D1%84%D0%B5%D1%80%D1%8B%20-%20linkmeup.htm>

Собственные электронные образовательные и информационные ресурсы

КубГУ:

1. Среда модульного динамического обучения <http://moodle.kubsu.ru>
2. База учебных планов, учебно-методических комплексов, публикаций и конференций <http://mschool.kubsu.ru/>
3. Электронный архив документов КубГУ <http://docspace.kubsu.ru/>

Для создания и публикации контента и учебных объектов преподавателем используется служба видео трансляции Microsoft Stream <https://www.microsoft.com/ru-ru/microsoft-365/microsoft-stream>, а инструментом для электронной коммуникации и обратной связи со студентами используется Microsoft Teams <https://www.microsoft.com/ru-ru/microsoft-teams/log-in>.

6. Методические указания для обучающихся по освоению дисциплины (модуля)

Лекция является одной из форм изучения теоретического материала по дисциплине. В ходе лекционного курса проводится изложение современных научных подходов и теорий. В тетради для конспектирования лекций необходимо иметь поля, где по ходу конспектирования делаются необходимые пометки. Записи должны быть избирательными. В конспекте применяют сокращение слов, что ускоряет запись. Вопросы, возникающие в ходе лекции, если не заданы сразу, рекомендуется записывать на полях и после окончания

лекции обратиться за разъяснением к преподавателю. Необходимо активно работать с конспектом лекции: после окончания лекции рекомендуется перечитать свои записи, внести поправки и дополнения.

Одним из основных видов деятельности студента является самостоятельная работа, которая включает в себя изучение лекционного материала, учебников и учебных пособий, просмотр видео объяснений по конкретным проблемным моментам, подготовки к выполнению лабораторных работ.

Методика самостоятельной работы предварительно разъясняется преподавателем и в последующем может уточняться с учетом индивидуальных особенностей студентов. Время и место самостоятельной работы выбираются студентами по своему усмотрению планирование времени на самостоятельную работу, необходимого на изучение настоящей дисциплины, студентам лучше всего осуществлять равномерно на весь семестр, предусматривая при этом регулярное повторение пройденного материала.

Самостоятельную работу над дисциплиной следует начинать с изучения программы, которая содержит основные требования к знаниям, умениям и навыкам обучаемых. Обязательно следует вспомнить рекомендации преподавателя, данные в ходе установочных занятий. Затем следует приступить к изучению отдельных разделов и тем в порядке, предусмотренном программой.

Получив представление об основном содержании раздела, темы, необходимо изучить материал по теме, изложенный в учебнике или в рекомендуемых электронных ресурсах. Целесообразно составить краткий конспект или схему, отображающую смысл и связи основных понятий данного раздела (или более продуктивно – дополнить конспект лекции). Обязательно следует записывать возникшие вопросы, на которые не удалось ответить самостоятельно. При чтении учебной и научной литературы необходимо всегда следить за точным и полным пониманием значения терминов и содержания понятий, используемых в тексте. Всегда следует уточнять значения по словарям или энциклопедиям, при необходимости записывать.

К лабораторным работам следует подготовиться предварительно, ознакомившись с краткой но специфической теорией размещенной в соответствующей методичке. Рекомендуется ознакомиться заранее и с методическими рекомендациями по проведению соответствующей лабораторной работы, и в случае необходимости провести предварительные расчёты или подготовить программную основу.

Непосредственная подготовка к зачету осуществляется по вопросам, представленным в данной учебной программе дисциплины по лабораторным работам.

В освоении дисциплины инвалидами и лицами с ограниченными возможностями здоровья большое значение имеет индивидуальная учебная работа (консультации) – дополнительное разъяснение учебного материала.

Индивидуальные консультации по предмету являются важным фактором, способствующим индивидуализации обучения и установлению воспитательного контакта между преподавателем и обучающимся инвалидом или лицом с ограниченными возможностями здоровья.

7. Материально-техническое обеспечение по дисциплине (модулю)

№	Наименование специальных помещений	Оснащенность специальных помещений	Перечень лицензионного программного обеспечения
1.	Учебные аудитории для проведения занятий лекционного типа	Лекционная аудитория, оснащенная презентационной техникой (проектор, экран, компьютер/ноутбук) и соответствующим программным обеспечением (ПО) для воспроизведения файлов формата jpg и avi. Достаточным количеством посадочных мест: № 209С, № 315С, №201	1. Операционная система Microsoft семейства Windows (7/8/10), в рамках программы компании Microsoft “Enrollment for Education Solutions” для компьютеров и серверов Кубанского государственного университета и его филиалов.

2.	Учебные аудитории для проведения занятий семинарского типа, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации	Аудитория оснащенная меловыми или маркерными досками, оснащенная презентационной техникой (проектор, экран, компьютер/ноутбук) и соответствующим программным обеспечением (ПО) для воспроизведения файлов формата jpg и avi, достаточным количеством посадочных мест со столами: №209С, №205аС, №315С, №211С	1. Операционная система Microsoft семейства Windows (7/8/10), в рамках программы компании Microsoft “Enrollment for Education Solutions” для компьютеров и серверов Кубанского государственного университета и его филиалов. 2. Программный пакет под лицензией GNU Quartus II или light для операционных систем семейства Windows, включающий в себя кросс-компилятор и инструменты разработки для FPGA.
3.	Учебные аудитории для проведения лабораторных занятий (работ)	Лаборатория, укомплектованная специализированной мебелью и техническими средствами обучения. Проведение занятий лабораторного практикума частично предусмотрено в «компьютерном классе специальных дисциплин» (аудитория 205с, как альтернатива 133С) (с использованием STM32F407G-DISC1, STM32F4DIS-BB, STM32F4 Discovery Base Bo, PL2303 USB UART Board, SN65HVD230 CAN Board) с использованием ПК	1. Операционная система Microsoft семейства Windows (7/8/10), в рамках программы компании Microsoft “Enrollment for Education Solutions” для компьютеров и серверов Кубанского государственного университета и его филиалов. 2. Программный пакет Keil MDK-ARM-CM-ED - 10user для операционных систем семейства Windows, включающий в себя кросс-компилятор и инструменты разработки для микроконтроллеров серий STMFxхх с ядром Cortex-Mx. Для выполнения самостоятельной работы подготовки к лабораторным используется демо-версия этого же пакета программ (ограничение на компилируемый код 32 кб). 3. Программный пакет под лицензией GNU Quartus II или light для операционных систем семейства Windows, включающий в себя кросс-компилятор и инструменты разработки для FPGA.

Для самостоятельной работы обучающихся предусмотрены помещения, укомплектованные специализированной мебелью, оснащенные компьютерной техникой с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду университета.

Наименование помещений для самостоятельной работы обучающихся	Оснащенность помещений для самостоятельной работы обучающихся
Помещение для самостоятельной работы обучающихся (читальный зал Научной библиотеки)	Мебель: учебная мебель Комплект специализированной мебели: компьютерные столы Оборудование: компьютерная техника с подключением к информационно-коммуникационной сети «Интернет» и доступом в электронную информационно-образовательную среду образовательной организации, веб-камеры, коммуникационное оборудование, обеспечивающее доступ к сети интернет (проводное соединение и беспроводное соединение по технологии Wi-Fi)
Помещение для самостоятельной работы обучающихся (ауд.207)	Мебель: учебная мебель Комплект специализированной мебели: компьютерные столы

	Оборудование: компьютерная техника (на основе тонких клиентов) с подключением к информационно-коммуникационной сети «Интернет» и доступом в электронную информационно-образовательную среду образовательной организации, коммуникационное оборудование, обеспечивающее доступ к сети интернет.
--	--