

**Аннотация
к рабочей программе учебной дисциплины
ОП.02 Архитектура аппаратных средств**

Место дисциплины в структуре основной профессиональной образовательной программы

Учебная дисциплина «Архитектура аппаратных средств» принадлежит к общепрофессиональному циклу.

Цель и планируемые результаты освоения дисциплины:

Код	Умения	Знания
ОК 1. ОК 2. ОК 4. ОК 5. ОК 9. ОК 10. ПК 4.1 . ПК 4.2 .	получать информацию о параметрах компьютерной системы; подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы; производить инсталляцию и настройку программного обеспечения компьютерных систем	базовые понятия и основные принципы построения архитектур вычислительных систем; типы вычислительных систем и их архитектурные особенности; организацию и принцип работы основных логических блоков компьютерных систем; процессы обработки информации на всех уровнях компьютерных архитектур; основные компоненты программного обеспечения компьютерных систем; основные принципы управления ресурсами и организации доступа к этим ресурсам

Объем учебной дисциплины и виды учебной работы

Вид учебной работы	Объем в часах
Объем образовательной программы	92
в том числе:	
теоретическое обучение	64
практические занятия	26
<i>Самостоятельная работа</i>	2
Промежуточная аттестация	экзамен

Структура дисциплины

Наименование разделов и тем	Всего	Количество аудиторных часов		Самостоятельная работа обучающегося
		Теоретическое обучение	Практические занятия	
Введение				
Раздел 1 Вычислительные приборы и устройства	6	4	2	
Тема 1.1. Классы вычислительных машин	6	4	2	
Раздел 2 Архитектура и принципы работы основных логических блоков системы	70	50	20	
Тема 2.1 Логические основы ЭВМ, элементы и	16	10	6	

узлы				
Тема 2.2. Принципы организации ЭВМ	12	8	4	
Тема 2.3 Классификация и типовая структура микропроцессоров	10	8	2	
Тема 2.4. Технологии повышения производительности процессоров	6	4	2	
Тема 2.5 Компоненты системного блока	16	12	4	
Тема 2.6 Запоминающие устройства ЭВМ	14	10	4	
Раздел 3. Периферийные устройства	14	10	4	2
Тема 3.1 Периферийные устройства вычислительной техники	8	6	2	
Тема 3.2 Нестандартные периферийные устройства	6	4	2	
ИТОГО	92	64	26	2

Промежуточная аттестация – экзамен

Основная литература

1. Дьячков, В. П. Аппаратные средства персонального компьютера : учебное пособие для среднего профессионального образования / В. П. Дьячков. — Москва : Издательство Юрайт, 2022. — 153 с. — (Профессиональное образование). — ISBN 978-5-534-14249-5. — Текст : электронный // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/496826>
2. Колдаев, В. Д. Архитектура ЭВМ : учебное пособие / В.Д. Колдаев, С.А. Лупин. — Москва : ФОРУМ : ИНФРА-М, 2021. — 383 с. — (Среднее профессиональное образование). - ISBN 978-5-8199-0868-6. - Текст : электронный. - URL: <https://znanium.com/catalog/product/1136788>. – Режим доступа: по подписке.
3. Сенкевич, А.В. Архитектура аппаратных средств : учебник для студентов учреждений среднего профессионального образования по специальностям "Информационные системы и программирование", "Сетевое и системное администрирование". / А. В. Сенкевич. - 2-е изд., стер. - Москва : Академия, 2018. - 239 с.- Текст непосредственный
4. Толстобров, А. П. Архитектура ЭВМ : учебное пособие для среднего профессионального образования / А. П. Толстобров. — 2-е изд., испр. и доп. — Москва : Издательство Юрайт, 2022. — 154 с. — (Профессиональное образование). — ISBN 978-5-534-13398-1. — Текст : электронный // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/496216>

Автор: преподаватель Федоряк Т.А.