

АННОТАЦИЯ
дисциплины Б1.В.ДВ.05.01
«Микропроцессорная техника в оптических системах связи»

Объем трудоемкости: 3 зачетные единицы (108 часа, из них – 44 часа аудиторной нагрузки: лекционных 10 ч., практических 20 ч., лабораторных 20 ч.; 57,8 часа самостоятельной работы; 0,2 ч. промежуточной аттестации)

Цель дисциплины:

Учебная дисциплина «Микропроцессорная техника в оптических системах связи» ставит своей целью изучение и применение микропроцессорной техники: специализированных микропроцессоров - сетевых процессоров, процессоров ввода/вывода, процессоров цифровой обработки сигналов; особенностей телекоммуникационного программного обеспечения различного назначения в средствах связи.

Задачи дисциплины:

Ознакомить студентов с архитектурой и основными техническими характеристиками микропроцессоров различных типов; организации ввода-вывода в них (программное управление вводом- выводом, каналы прямого доступа в память; назначение и виды прерываний); многопроцессорные системы (архитектура, способы связи); с основными требованиями комплектования, программным обеспечением, операционными системами реального времени; управляющими комплексами узлов коммутации. А так же с современными тенденциями развития микропроцессорной техники и программного обеспечения. А также, систематизировать полученные знания касающейся разработки архитектуры микропроцессоров и программного обеспечения, особенностей применения микропроцессорной техники и программного обеспечения в средствах связи. Дать практические навыки по программированию микроконтроллеров для решения различных задач.

Место дисциплины (модуля) в структуре образовательной программы

Дисциплина «Микропроцессорная техника в оптических системах связи» по направлению подготовки 11.03.02 Инфокоммуникационные технологии и системы связи (квалификация (степень) "бакалавр") относится к вариативной части Блока 1 «Дисциплины (модули)» учебного плана.

Материал курса весьма объёмен, и сложен в понимании, поэтому для его освоения необходимо успешное усвоение сопутствующих дисциплин: «Вычислительная техника и информационные технологии», «Схемотехника телекоммуникационных устройств», «Цифровая электроника», «Оптические цифровые телекоммуникационные системы», «Теория электрических цепей», «Основы электроники», «Вычислительная техника и информационные технологии».

Требования к уровню освоения дисциплины

Изучение данной учебной дисциплины направлено на формирование у обучающихся *профессиональных* компетенций: ПК-30; ПК-31, ПК-32

№ п.п .	Индекс компет енции	Содержание компетенции (или её части)	В результате изучения учебной дисциплины обучающиеся должны		
			знать	уметь	владеть
1.	ПК-30	способность ю применять современные методы обслуживани я и ремонта	- алгоритм работы последовательной шины данных I2C для связи интегральных схем; - схемы подключения к различными периферийными устройствами Ethernet, CAN, MicroSD; - алгоритм работы и методы передачи данных USART и UART; - основы технологии пакетной передачи данных Ethernet, протоколы ARP, ICMP, IP, структуру UDP сообщения, структуру TCP сообщения и HTTP запроса; - виды прерываний микроконтроллера, их принцип действия, векторы прерывания, регистры управления прерываниями, принципы тактирования и задания частот тактирования; - основные функциональные элементы интегрированной среды разработки Keil μVision;	- применять шину данных I2C в устройствах, предусматривающих простоту разработки, доступ к низкоскоростным ЦАП/АЦП, чтение информации с датчиков мониторинга и диагностики оборудования, информационный обмен между микроконтроллерами; - организовывать приём и передачу информации к и от микроконтроллеров, через Ethernet интерфейс; - реализовывать протоколы ARP, ICMP, IP, UDP, TCP, HTTP на используемых в лабораторных работах микроконтроллерах; - в программном пакете Keil μVision составлять программы для используемых в лабораторных работах микроконтроллеров на основе ARM ядра, проводить процедуру практической	- навыками написания программ на языке Си для ARM микроконтроллеров в среде Keil μVision; - навыками реализации аппаратной передачи информации по интерфейсам: UART, I2C, SPI, CAN, Ethernet.

№ п.п .	Индекс компетенции	Содержание компетенции (или её части)	В результате изучения учебной дисциплины обучающиеся должны		
			знать	уметь	владеть
			- основы написания программ для микроконтроллеров на языке С.	натурной отладки работы кода; - оцифровывать аналоговые сигналы с помощью встроенных в микроконтроллеры АЦП, передачу оцифрованного сигнала на внешнее устройство.	
2.	ПК-31	умением осуществлять поиск и устранение неисправностей	- принципы работы, технические характеристики и конструктивные особенности, основы принципов построения вычислительной части цифровых систем управления и работы функциональных блоков, входящих в её состав.	- выбирать оптимальные с точки зрения решения поставленной задачи типовые аппаратные решения для реализации электронных устройств; - использовать измерительные приборы при поиске и устранении неисправностей, а так же проверки работоспособности аппаратно-программных схем и блоков.	- практически навыками экспериментальных исследований и инструментальных измерений для проверки и отладки синтезированных и готовых устройств; - навыками работы с контрольно-измерительной аппаратурой.

№ п.п.	Индекс компетенции	Содержание компетенции (или её части)	В результате изучения учебной дисциплины обучающиеся должны		
			знать	уметь	владеть
3.	ПК-32	способность готовить техническую документацию на ремонт и восстановление работоспособности инфокоммуникационного оборудования	- специализированные процессоры в средствах связи	- понимать технические описания на радиотехнические компоненты представляемые их производителями и уметь согласовывать входы и выходы цифровых и аналоговых устройств по ним.	- навыками осуществлять сбор и анализ исходных данных для расчета и проектирования деталей, узлов и устройств радиотехнических систем по техническим описаниям от производителя и пользуясь специализированной литературой.

Основные разделы дисциплины

Распределение видов учебной работы и их трудоемкости по разделам дисциплины.

Разделы (темы) дисциплины, изучаемые в 6 семестре (очная форма):

№	Наименование разделов (тем)	Количество часов					
		Всего	Аудиторная работа			КСР	Внеаудиторная работа
			Л	ПЗ	ЛР		СРС
1.	Специализированные процессоры в средствах связи	12,8	5				7,8
2.	Передача данных и удалённое управление цифровых систем между собой по стандартным интерфейсам	19	3		6	2	8
3.	Предельные возможности роутеров Juniper серии MX	12		5			8
4.	Передача и прием данных по Ethernet интерфейсу	20		5	4	2	10
5.	Интегрированная среда разработки для АРМ процессоров	16	2		4		8
6.	Введение в работу с АРМ архитектурой на примере аппаратно-программного комплекса	26		10	6	2	10
	Промежуточная аттестация (ИКР)	0,2					
	<i>Итого по дисциплине:</i>	108	10	20	20	6	51,8

Примечание: Л – лекции, ПЗ – практические занятия / семинары, ЛР – лабораторные занятия, СРС – самостоятельная работа студента.

Курсовые работы: не предусмотрены

Форма проведения аттестации по дисциплине: зачёт

Основная литература:

1. Огородников, И. Н. Микропроцессорная техника: введение в cortex-m3 : учебное пособие для вузов / И. Н. Огородников. – М. : Издательство Юрайт, 2018. – 116с. – (Серия : Университеты России). — ISBN 978-5-534-02380-0. – Режим доступа : www.biblio-online.ru/book/8B6FE670-B75B-4DAA-B7FF-3E9AC40DAD10.
2. Сажнев, А. М. Цифровые устройства и микропроцессоры : учебное пособие для академического бакалавриата / А. М. Сажнев. – 2-е изд., перераб. и доп. – М. : Издательство Юрайт, 2018. – 139 с. – (Серия : Бакалавр. Академический курс). – ISBN 978-5-534-04946-6. – Режим доступа : www.biblio-online.ru/book/1BE9378D-3F7B-44A0-A1BC-79B0C8B2EFAE.
3. Хартов В.Я. Микропроцессорные системы [Текст] : учебное пособие для студентов вузов / В. Я. Хартов. - М. : Академия, 2010. - 351 с.
4. Микропроцессорная техника в системах связи: лабораторный практикум / А.С. Левченко, К.С. Коротков, Н.А. Яковенко, А.А. Бабенко. – Краснодар: Кубанский гос. ун-т, 2018. – 194 с.

Автор РПД Левченко А. С.
Ф.И.О.